

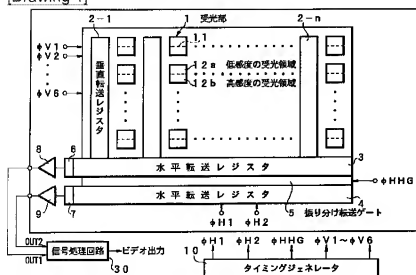
* NOTICES *

JPO and INPIT are not responsible for any damages caused by the use of this translation.

1. This document has been translated by computer. So the translation may not reflect the original precisely.
2. **** shows the word which can not be translated.
3. In the drawings, any words are not translated.

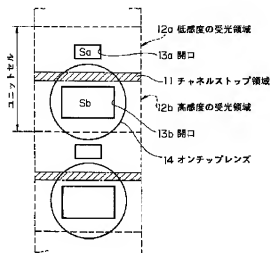
DRAWINGS

[Drawing 1]



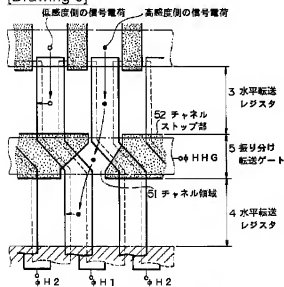
本発明の一実施形態を示す概略構成図

[Drawing 3]



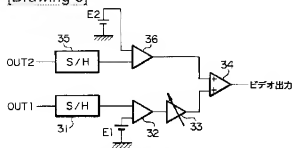
受光部の一例を示す概略構成図

[Drawing 5]

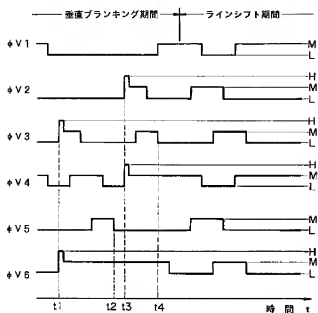


振り分け転送ゲートの概略構成図

[Drawing 6]

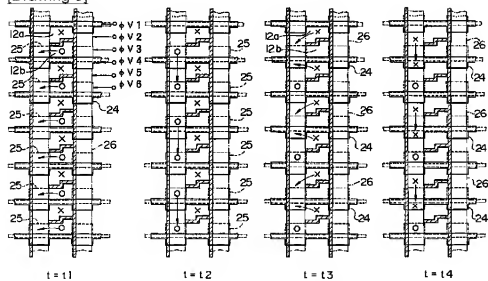


信号処理回路の一例のブロック図



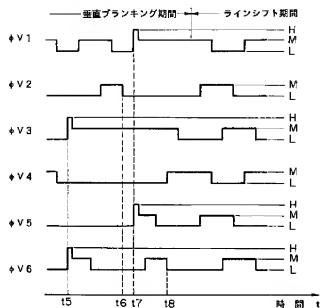
フィールド読み出しにおける奇数フィールドのタイミングチャート

[Drawing 9]



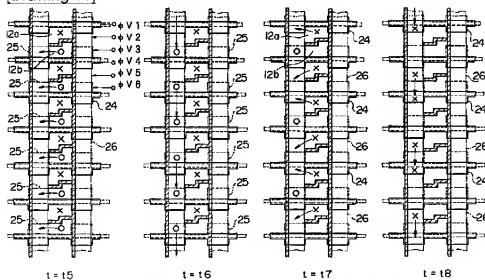
フィールド読み出しにおける奇数フィールドの動作説明図

[Drawing 10]



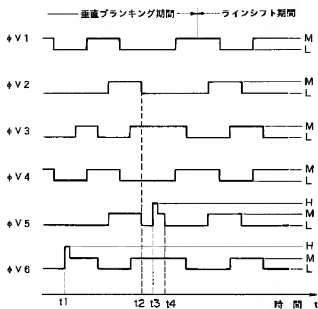
フィールド読み出しにおける偶数フィールドのタイミングチャート

[Drawing 11]



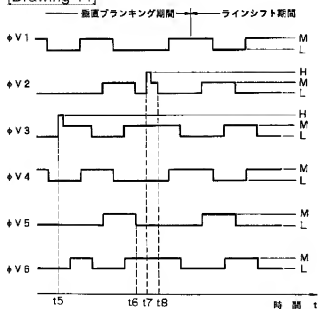
フィールド読み出しにおける偶数フィールドの動作説明図

[Drawing 12]



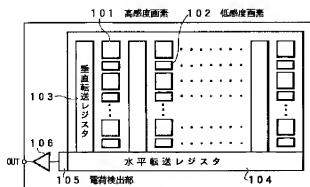
フレーム読み出しにおける奇数フィールドのタイミングチャート

[Drawing 14]



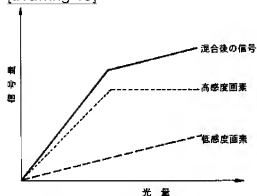
フレーム読み出しにおける偶数フィールドのタイミングチャート

[Drawing 13]



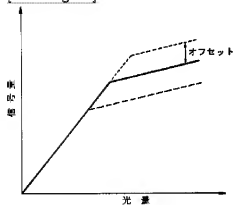
従来例を示す概略構成図

[Drawing 19]



折れ線近似の入出力特性図

[Drawing 20]



オフセットが生じたときの入出力特性図

[Translation done.]